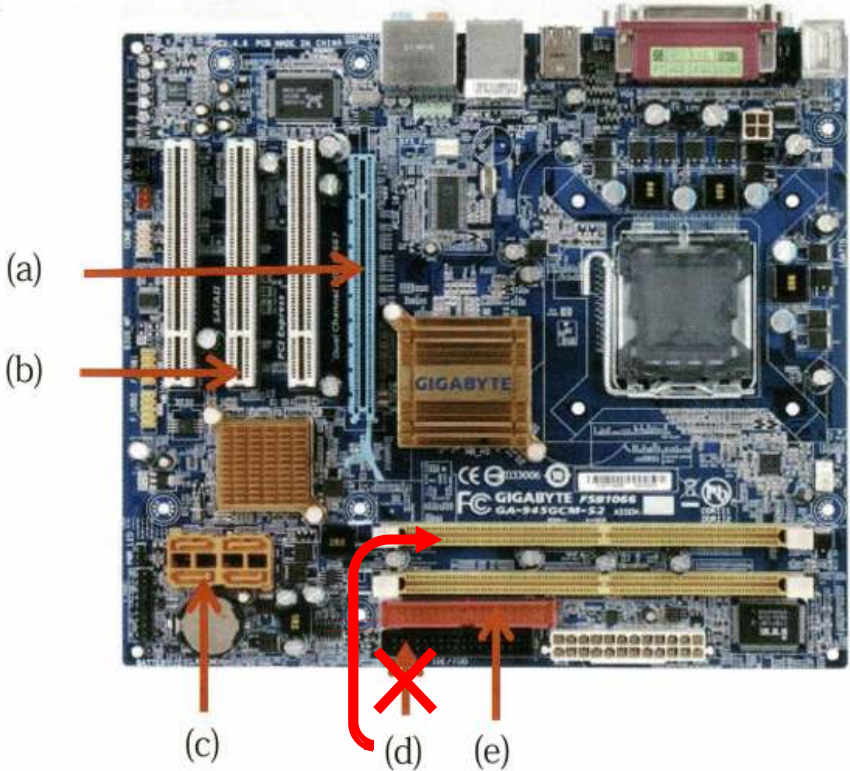


# 正 誤 表

本書「パソコン利用技術検定演習問題集 2 級（表計算）」（平成 29 年 7 月 1 日改訂 3 版及び平成 30 年 4 月 1 日改訂 3 版第 2 刷）におきまして、記載に誤りがございました。以下のとおり訂正をさせていただきますとともに、心よりお詫び申し上げます。

< 誤記箇所 >

- ・ 39 ページ 例題【3】の図における（d）の矢印のさす箇所（下図参照）
- ・ 40 ページ 例題【3】の解答・解説  
（誤）（d）ウ. RS232C →（正）（d）オ. DIMM



- ・ 46 ページ 演習問題【2】（4）  
（誤）DDR SDRAM はバス幅 64 bit、168 ピンのメモリモジュールに搭載されたメモリである。  
→（正）DDR SDRAM はバス幅 64 bit、184 ピンのメモリモジュールに搭載されたメモリである。
- ・ 53 ページ 例題【1】（2） 『SATA 規格は高速のシリアルインタフェースであり、Plug and Play 機能やホット・プラグ機能を持っている。』 の解答・解説  
（誤）○ →（正）×